

KEMENTERIAN RISET TEKNOLOGI DAN PENDIDIKAN TINGGI
UNIVERSITAS UDAYANA
PASCASARJANA PROGRAM STUDI MAGISTER TEKNIK ELEKTRO
MAJALAH ILMIAH TEKNOLOGI ELEKTRO

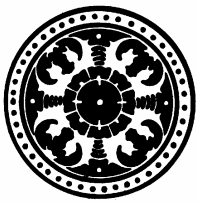
Kampus Sudirman Denpasar – Bali, Telp/Fax: 0361-239599, <http://ojs.unud.ac.id/index.php/JTE/> email: jurnal@ee.unud.ac.id

STATUS PAPER

No	Item	Keterangan
1.	Authors	<i>Iwan Setiawan</i>
2.	ID Paper	<i>24866</i>
3.	Tanggal Submit oleh Authors	<i>17 Nopember 2016</i>
4.	Title	<i>Estimator Variabel Tegangan Jaringan Tiga Phase Berbasis D-SOGI PLL</i>
5.	Status Paper	<i>Revision</i>
5.	Tingkat kesamaan (<i>similarity by turnitin</i>)	<i>21% (18 Nopember 2016)</i>
6.	Tanggal Paper mulai di review	<i>18 Nopember 2016</i>
7.	Tanggal Pemberitahuan Revisi oleh Editor	<i>12 Desember 2016</i>
8.	Batas Akhir tanggal Revisi	<i>26 Desember 2016</i>

KOMENTAR REVIEWER (ROUND 1)

No	Item Penilaian	Nilai Reviewer A	Nilai Reviewer B	Nilai Reviewer C
1.	Sepanjang pengetahuan Penilai, apakah substansi naskah ini belum pernah diterbitkan sebelumnya dan memuat hal-hal baru ? (Orisinalitas)*	B	B	C
2.	Menurut pendapat Penilai, apakah naskah ini penting dan sejauh mana relevansinya? *	B	B	B
3.	Kelengkapan / Format Naskah (Guideline Jurnal) *	B	C	K
4.	Apakah penelitian ini menjelaskan hubungannya dengan penelitian-penelitian sebelumnya, dalam bidang terkait ?(Pengakuan terhadap karya orang lain*)	C	K	C
5.	Kejelasan Penulisan (Tabel, Gambar, Rumus) *	B	C	C
6.	Jurnal.Rekomendasi *	Revisi	Revisi	Revisi
7.	Tanggal Selesai Review	23 Nop 2016	12 Des 2016	27 Nop 2016
8.	Saran * Reviewer A : - ----- <i>Dalam kesimpulan dan pembahasan disebutkan bahwa, DSOGI-PLL secara umum mampu mengestimasi besaran listrik tiga phase secara akurat, dapatkah dijelaskan darimana nilai "akurat" ini diberikan? Adakah penilaian kuantitatif untuk menunjukkan akurasi nya?</i>			
9.	Saran * Reviewer B : - Revision: 1. Kata phase pada judul sebaiknya diganti 'fasa' 2. Dari apa yang dipaparkan dalam artikel, mungkin akan lebih baik jika kata variable diganti dengan parameter, karena yang dicoba di tuju oleh PLL adalah parameter tegangan yaitu magnitude, frekwensi serta urutan fasa.			



**KEMENTERIAN RISET TEKNOLOGI DAN PENDIDIKAN TINGGI
UNIVERSITAS UDAYANA
PASCASARJANA PROGRAM STUDI MAGISTER TEKNIK ELEKTRO
MAJALAH ILMIAH TEKNOLOGI ELEKTRO**

Kampus Sudirman Denpasar – Bali, Telp/Fax: 0361-239599, <http://ojs.unud.ac.id/index.php/JTE/> email: jurnal@ee.unud.ac.id

	<p>3. Semua serapan English harus dicetak miring</p> <p>4. Setiap gambar sebaiknya diacu secara spesifik sesuai dengan apa yang dipelajari. Sebaiknya menghindari penggunaan kata-kata “gambar-gambar hasil simulasi.....”</p> <p>5. Pada bagian/ paragraph yang sama dengan di atas (poin no 4) terdapat kalimat yang masih menggantung.... SRF-PLL untuk tegangan listrik seimbang relatif, yaitu detik ke-0 sampai detik ke 0.325</p> <p>6. Gambar 6, perlu didiskripsikan secara lebih detil tentang apa yang terjadi dan kapan terjadinya perubahan parameter tegangan yang akan di track oleh PLL yang diusulkan.</p> <p>7. Perlu dijelaskan secara singkat bagaimana mengukur bahwa PLL yang diajukan mampu men-track parameter tegangan sistem secara akurat. Bagaimana mengukur akurasinya?</p>
10.	Saran * Reviewer C : - Perlu dijelaskan desain D-SOGI-PLL yang digunakan adalah buatan sendiri atau menggunakan yang sudah ada? Kalau sudah ada sebutkan sumbernya

KOMENTAR EDITOR

No	Item	Sudah	Belum
1.	Menggunakan template terbaru edisi JULI 2016 yang memiliki BARCODE yang ada di : http://ojs.unud.ac.id/index.php/JTE/pages/view/AuthorGuidelines	√	
2.	Upload file dalam docx atau doc ?	√	
3.	Sudah melakukan sitasi dari 2-3 artikel pada jurnal MITE ?		√
4.	Summary Metadata pada OJS sudah lengkap. ? ((1).login ke submission,(2). klik 1 aktiv,(3). klik judul submission, (4).klik halaman SUMMARY, (5). turun kebawah cari EDIT METADATA pada bagian Submission Metadata, (6). lengkapi semua data penulis, abstrak dst sampai referensi,(7). klik SAVEMETADATA, (8). Selesai)		√
5.	Lakukan Revisi dengan sungguh-sungguh, diskusikan dengan pembimbing,		√

Denpasar, 12 Desember 2016
Majalah Ilmiah Teknologi Elektro

Editor in chief



Dr. Ir. Lie Jasa, MT

NIP. 19661218 1991031003

Response to Reviewer #A

Komentar Reviewer #A

Dalam kesimpulan dan pembahasan disebutkan bahwa, D-SOGI-PLL secara umum mampu mengestimasi besaran listrik tiga phase secara akurat, dapatkah dijelaskan darimana nilai "akurat" ini diberikan? Adakah penilaian kuantitatif untuk menunjukkan akurasi nya?

Response Penulis:

Terimakasih atas komentarnya. Keakuratan D-SOGI-PLL yang diperoleh pada penelitian ini didasarkan pada ketepatan hasil estimasi magnitude, frekuensi dan phase oleh D-SOGI-PLL (gambar 10-gambar 13) terhadap profil tegangan jaringan listrik pada gambar 6.

Response to Reviewer #B

Komentar Reviewer #B

1. Kata phase pada *judul* sebaiknya diganti 'fasa'

Response Penulis:

Terimakasih atas masukannya. Dalam paper hasil revisi, kami telah mengganti kata phase dengan kata fasa. Silahkan lihat paper hasil revisi.

2. Dari apa yang dipaparkan dalam artikel, mungkin akan lebih baik jika kata variable diganti dengan parameter, karena yang dicoba di tuju oleh PLL adalah parameter tegangan yaitu magnitude, frekwensi serta urutan fasa

Response Penulis:

Terimakasih atas masukannya. Dalam paper hasil revisi, kami telah mengganti kata variabel dengan kata parameter. Silahkan lihat paper hasil revisi.

3. Semua serapan English harus dicetak miring

Response Penulis:

Terimakasih atas masukannya. Dalam paper hasil revisi, Semua serapan English telah kami dicetak miring. Silahkan lihat paper hasil revisi

4. Setiap gambar sebaiknya diacu secara spesifik sesuai dengan apa yang dipelajari. Sebaiknya menghindari penggunaan kata-kata "gambar-gambar hasil simulasi....."

Response Penulis:

Terimakasih atas masukannya. Kami telah mengganti frase "Seperti nampak dari gambar-gambar hasil simulasi....." menjadi "Seperti nampak dari hasil simulasi..". Silahkan lihat paper hasil revisi

5. Pada bagian/ paragraph yang sama dengan di atas (poin no 4) terdapat kalimat yang masih menggantung.... SRF-PLL untuk tegangan listrik seimbang relatif , yaitu detik ke-0 sampai detik ke 0.325

Response Penulis:

Terimakasih atas masukannya. Dalam paper hasil revisi, kami telah mengganti kalimat tersebut menjadi "...SRF-PLL untuk tegangan listrik seimbang relatif (detik ke-0 sampai detik ke 0.325) menghasilkan nilai relatif

akurat, sedangkan untuk kondisi tegangan listrik tidak seimbang (mulai detik ke-0.325) hasil pendeteksian menunjukkan fluktuasi sebesar dua kali frekuensi jaringan listrik.

6. Gambar 6, perlu didiskripsikan secara lebih detail tentang apa yang terjadi dan kapan terjadinya perubahan parameter tegangan yang akan di track oleh PLL yang diusulkan

Response Penulis:

Terimakasih atas masukannya. Dalam paper hasil revisi, kami telah memberikan deskripsi untuk gambar 6 relatif lebih detail, sebagai berikut:

Berdasarkan gambar tersebut nampak bahwa dari detik ke-0 sampai ke-0.125 magnitudo tegangan jaringan listrik bersifat seimbang dan bernilai 310 volt, sedangkan dari detik ke-0.125 sampai detik ke-0.325 nilai magnitudo ketiga fasa mengalami penurunan menjadi 200 volt, sedangkan mulai detik ke 0.325, magnitudo tegangan mengalami perubahan asimetris dimana magnitudo fasa A bernilai 200 sedangkan fasa B dan C masing-masing bernilai 310 volt.

7. Perlu dijelaskan secara singkat bagaimana mengukur bahwa PLL yang diajukan mampu men-track parameter tegangan sistem secara akurat. Bagaimana mengukur akurasi?

Response Penulis:

Terimakasih atas masukannya. Keakuratan D-SOGI-PLL yang diperoleh pada penelitian ini didasarkan pada ketepatan hasil estimasi magnitudo, frekuensi dan phase oleh D-SOGI-PLL (gambar 10-gambar 13) terhadap profil tegangan jaringan listrik pada gambar 6. Dalam paper hasil revisi, deskripsi akurasi sistem telah penulis tambahkan, sebagai berikut:

Seperti nampak dari hasil-hasil simulasi tersebut dan dengan membandingkan dengan profil tegangan jaringan pada gambar 6...

Response to Reviewer #C

1. Perlu dijelaskan desain D-SOGI-PLL yang digunakan adalah buatan sendiri atau menggunakan yang sudah ada? Kalau sudah ada sebutkan sumbernya

Response Penulis:

Terimakasih atas masukannya. Secara umum struktur D-SOGI PLL yang digunakan dalam penelitian ini menggunakan struktur D-SOGI-PLL hasil penelitian peneliti terdahulu (ref 7-9). Sumber asli telah Penulis rujuk pada bagian pendahuluan. Dalam penelitian ini, penulis hanya melakukan penalaan sistem umpan balik kontrol P dan I secara empiris yaitu berturut-turut sebesar 10 dan 20 seperti telah dicantumkan pada awal paragraf, sub 4.1.

Komentar Editor

- Sudah melakukan sitasi dari 2-3 artikel pada jurnal MITE ?

Response Penulis:

Penulis telah mensitasi 2 artikel MITE (ref. 1 dan ref. 2)

- Summary Metadata pada OJS sudah lengkap. ?

Response Penulis:

Penulis telah melakukan revisi metadata

- Lakukan Revisi dengan sungguh-sungguh

Response Penulis:

Penulis telah memenuhi semua saran dari team reviewer