

## BAB IV

### KESIMPULAN

Dari pembahasan dapat ditarik kesimpulan sebagai berikut :

Penggunaan Cache memori sebagai buffer kecepatan tinggi dalam transfer data processor dari dan ke memori dengan menggunakan pilihan pada elemen perancangan cache memori akan sangat berpengaruh besar terhadap kinerja dari keseluruhan sistem komputer. Hal ini dapat ditunjukkan berdasarkan hasil uji coba perlakuan cache memori dengan menggunakan elemen rancangan berupa fungsi pemetaan Set asosiatif 2 arah dengan algoritma pengganti *Least Recently used*, aturan penulisan *write through* dan banyaknya cache L1 dan L2 diperoleh tingkat kecepatan transfer data processor dari dan ke memori utama tercepat sebesar 96Mbps, dengan menggunakan cache L1 sebesar 64 Kbyte, dan L2 cache sebesar 1 Mbyte, pada processor AMD k-6-2 500 MHz dengan Memori Utama SDRAM 128 Mbyte. Dengan menggunakan program bantuan perhitungan kinerja sistem komputer Benchmark Hnet info versi 1.44.