

**PENGGUNAAN CACHE MEMORI PADA TRANSFER
DATA PROSESSOR DARI DAN KE MEMORI
UTAMA**



SKRIPSI

Oleh:

BUDI ARYANTO

J2A 096 012

**JURUSAN MATEMATIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS DIPONEGORO
SEMARANG**

2002