

BAB. V

KESIMPULAN

1. Unit Aritmatika berisi rangkaian yang menghasilkan Penjumlahan, Pengurangan, dan Perkalian.

Beberapa rangkaian telah diperlihatkan yang menghasilkan operasi tersebut, meskipun masih banyak lagi yang dijumpai dalam praktek.

2. Dalam Penjumlahan (Pengurangan), dua bilangan ditambahkan (dikurangkan) pada rangkaian Penjumlahan (Pengurangan). Untuk *Operasi Paralel* dengan jumlahan (selisih) kemudian dipindahkan kesuatu daftar hasil akhir (*out put register*). Dalam *Operasi Seri* bilangan-bilangan tersebut dipindah bit demi bit sampai jawaban biner yang lengkap (sepenuhnya) dapat dipenuhi.

3. Dalam Perkalian Aritmatika, kedua bilangan tersebut diproses dengan Rangkaian Penjumlahan dan dengan operasi geser kanan (kiri) dalam suatu siklus yang berulang.

4. Penjumlahan (Pengurangan) dari dua bilangan yang bertanda dapat dengan mudah dilakukan dengan memakai " 0 " atau " 1 " untuk menyatakan tanda dalam digit paling signifikan dan dapat melaksanakan operasi, yang menganggap tanda bit adalah bagian dari bilangan tersebut.