

## INTISARI

### PEMBUATAN ALAT PENGUJI IC TTL

Telah dibuat sebuah rangkaian untuk menguji IC TTL. Rangkaian dihubungkan ke komputer pribadi (*Personal Computer*) dengan antarmuka (*Interface*) menggunakan IC 8255 PPI. Rangkaian tersebut dikendalikan oleh sebuah program.

Pengujian yang dilakukan adalah terhadap nilai logika keluaran dari IC TTL. Sejumlah data diberikan ke masukan dari IC yang diuji kemudian data keluaran dari IC tersebut dibaca. Hasil pembacaan ini dibandingkan dengan data yang sudah ditentukan dalam program sesuai dengan fungsi dari IC yang diuji. Jika terjadi ketidakcocokan antara keluaran IC dengan data yang telah ditentukan, maka IC dianggap salah.

IC yang dapat diuji adalah IC TTL yang mempunyai pin 14 atau 16. Posisi Vcc di pin nomor 14 dan Ground di pin nomor 7 untuk IC TTL 14 pin. Posisi Vcc di pin nomor 16 dan Ground di pin ke 8 untuk IC TTL 16 pin.

## ABSTRACT

### PEMBUATAN ALAT PENGUJI IC TTL ( TOOLS PREPARATION OF TTL IC EXAMINER )

A circuit that can examine TTL IC have been constructed. This circuit is connected to Personal Computer by interface that using PPI 8255. This circuit is driven by software.

Test is applied to output data of TTL IC. Computer send data to input line of examine IC, then output data of IC is read. Output data from IC is compare to appointed data that fit in with IC function. Software decides examine IC is fault if data output from IC is not same with appointed data in software.

This circuit can examine 14 pin and 16 pin TTL IC. Position of Vcc at pin number 14 and Ground at pin number 7 for 14 pin IC. Position of Vcc at pin number 16 and Ground at pin number 8 for 16 pin IC.